

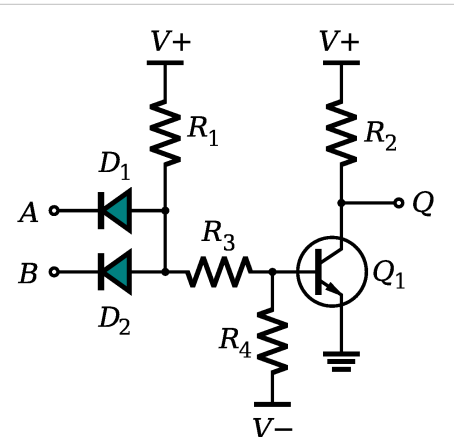
Diode-transistor logic

La *Diode-transistor logic* (DTL), o **lógica diodo-transistor**, es una categoría de circuitos digitales inmediatamente anterior a la lógica transistor-transistor. Recibe ese nombre porque la función de la puerta lógica (p.e., AND) la realiza una red de diodos mientras que la función de amplificación es realizada por un transistor (esto contrasta con la lógica RTL y la TTL).

Es un diodo que trabaja con tensiones de $V_{base} = -2V$ y $V_{CC} = 4V$. Al tener una tensión de base de $-2V$ se necesitaba una fuente adicional y por ello aparece en 1964 la DTL modificada.

Características típicas:

$V_{OH} = 4.8V$, $V_{OL} = 0.2V$, $V_{IH} = 1.5V$, $V_{IL} = 1.2V$,
 $P_{DPuerta} = 10mW$, $t_P = 30ns$, $Fan - Out = 8.00$,
Alimentacion = $5V$.



Esquema de una puerta NAND DTL básica de dos entradas. R3, R4 y V- desplazan el voltaje de salida positivo de la etapa de entrada a un valor por debajo de tierra (para dejar en corte al transistor con un voltaje de entrada bajo).

Fuentes y contribuyentes del artículo

Diode-transistor logic *Fuente:* <http://es.wikipedia.org/w/index.php?oldid=53105790> *Contribuyentes:* Biasoli, Drever, Ehooo, Enen, Gmagno, Osamabienloco, Sabbut, 1 ediciones anónimas

Fuentes de imagen, Licencias y contribuyentes

Image:DTL NAND Gate.svg *Fuente:* http://es.wikipedia.org/w/index.php?title=Archivo:DTL_NAND_Gate.svg *Licencia:* Public Domain *Contribuyentes:* Inductiveload

Licencia

Creative Commons Attribution-Share Alike 3.0 Unported
[//creativecommons.org/licenses/by-sa/3.0/](http://creativecommons.org/licenses/by-sa/3.0/)
